

PCT WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 7:

G06F 11/34, 13/42

A1

(11) Internationale Veröffentlichungsnummer: WO 00/52579

(43) Internationales
Veröffentlichungsdatum: 8. September 2000 (08.09.00)

DE

(21) Internationales Aktenzeichen: PCT/DE00/00432

(22) Internationales Anmeldedatum: 15. Februar 2000 (15.02.00)

(30) Prioritätsdaten:

(DE).

199 09 091.2

(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2,

2. März 1999 (02.03.99)

D-80333 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): GRIEPENTROG, Gerd

[DE/DE]; Ahornweg 4, D-91058 Erlangen (DE). WIESG-

ICKL, Bernhard [DE/DE]; An der Vils 20, D-92249 Vilseck

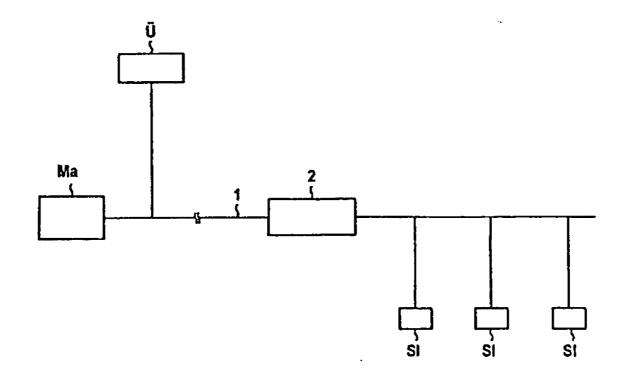
(74) Gemeinsamer Vertreter: SIEMENS AKTIENGE-SELLSCHAFT; Postfach 22 16 34, D-80506 München (DE). (81) Bestimmungsstaaten: JP, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht

Mit internationalem Recherchenbericht. Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(54) Title: MONITORING UNIT FOR AN MPROVED DATA TRANSMISSION SECURITY IN THE MASTER SLAVE BUS SYSTEM

(54) Bezeichnung: ÜBERWACHUNGSEINHEIT FÜR VERBESSERTE DATENÜBERTRAGUNGSSICHERHEIT IM MASTER SLAVE BUSSYSTEM



(57) Abstract

The invention relates to a bus system with a master (Ma) and several slaves (SI) which are linked by a bus line (1). Between said master (Ma) and said slaves (SI) at least one repeater (2) is inserted. According to the invention, a monitoring unit (U) is connected to the bus line (1) which detects and evaluates the reaction times between sending a master call (M) and the receipt of a slave response (S).

(57) Zusammenfassung

Gemäß der Erfindung wird bei einem Bussystem mit einem Master (Ma) und mit mehreren Slaves (Sl), die durch eine Busleitung (1) miteinander verbunden sind, wobei zwischen dem Master (Ma) und den Slaves (Sl) mindestens ein Repeater (2) zwischengeschaltet ist, eine Überwachungseinheit (Ü) an die Busleitung (1) angeschlossen, die die Reaktionszeiten zwischen dem Aussenden eines Masteraufrufs (M) und den Empfang einer Slaveantwort (S) erfaßt und auswertet.

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AL AM AT AU AZ BA BB BE BF BG BJ BR BY CA CF CG CH CI CM	Albanien Armenien Österreich Australien Aserbaidschan Bosnien-Herzegowina Barbados Belgien Burkina Faso Bulgarien Benin Brasilien Belarus Kanada Zentralafrikanische Republik Kongo Schweiz Côte d'Ivoire Kamerun China	ES FI FR GA GB GE GN GR HU IE IL IS IT JP KE KG KP	Spanien Finnland Frankreich Gabun Vereinigtes Königreich Georgien Ghana Guinea Griechenland Ungarn Irland Israel Island Italien Japan Kenia Kirgisistan Demokratische Volksrepublik Korea Republik Korea	LS LT LU LV MC MD MG MK ML MN MR MW MX NE NL NO NZ PL PT	Lesotho Litauen Luxemburg Lettland Monaco Republik Moldau Madagaskar Die ehemalige jugoslawische Republik Mazedonien Mali Mongolei Mauretanien Malawi Mexiko Niger Niederlande Norwegen Neuseeland Polen Portugal	SI SK SN SZ TD TG TJ TM TR TT UA UG US VN YU ZW	Slowenien Slowakei Senegal Swasiland Tschad Togo Tadschikistan Turkmenistan Türkei Trinidad und Tobago Ukraine Uganda Vereinigte Staaten von Amerika Usbekistan Vietnam Jugoslawien Zimbabwe	
CG	Kongo	KE	Kenia	NL	Niederlande	YU	Jugoslawien	
CI	Côte d'Ivoire	KP	Korea	PL	Polen	ZW	Zimbabwe	
CN CU CZ	China Kuba Tschechische Republik	KR KZ LC	Republik Korea Kasachstan St. Lucia	RO RU	Rumänien Russische Föderation			
DE DK EE	Deutschland Dänemark Estland	LI LK LR	Liechtenstein Sri Lanka Liberia	SD SE SG	Sudan Schweden Singapur			

1

Beschreibung

30

35

ÜBERWACHUNGSEINHEIT FÜR VERBESSERTE DATENÜBERTRAGUNGSSICHERHEIT IM MASTER SLAVE BUSSYSTEM

Die Erfindung bezieht sich auf ein Bussystem mit einem Master und mehreren Slaves, die durch eine Busleitung miteinander verbunden sind, wobei zwischen dem Master und den Slaves mindestens ein Repeater zwischengeschaltet ist und der Datenaustausch zwischen dem Master und den Slaves als Nachricht aus einem Masteraufruf, gefolgt von einer Masterpause, und einer Slaveantwort, gefolgt von einer Slavepause, besteht, wobei die Mastertelegramme nach vorbestimmten Regeln aufgebaut sind, an denen die Slaves einen Masteraufruf erkennen.

Ein gattungsgemäßes Bussystem ist der DE 198 15 150 Al zu entnehmen. Bei diesem Bussystem besitzen die Slaves bzw.

Teilnehmer neben ihrer Adresse sich zyklisch verändernde Zusatzadressen, die jeweils im Slave und in der Überwachungseinheit abgespeichert sind. Insbesondere wird hier auf ein Bussystem abgehoben, bei dem bei fehlerfreiem Datenverkehr innerhalb des Bussystems die Antwort eines Slaves auf einen Masteraufruf mit einer definierten Verzögerungszeit erfolgt. Bei einem fehlerhaften Masteraufruf, den die Slaves als unzulässig erkennen, antworten die Slaves auf diesen Masteraufruf nicht. Die Slaves wechseln daraufhin in einen asynchronen Betriebszustand.

Folgt darauf ein korrekter Masteraufruf, so antwortet der angesprochene Slave mit einer erhöhten Verzögerungszeit. Dieser Umstand wird vorteilhaft zur Funktionsüberprüfung der Schaltungslogik der einzelnen Slaves ausgenutzt. Hierzu wird in vorgegebenen Zeitabständen vom Master gezielt ein defekter Masteraufruf ausgesendet. Aufgrund des fehlerhaften Masteraufrufs wechseln die Slaves in den asynchronen Betriebszustand. Darauf folgt ein korrekter Masteraufruf, mit welchem ein Slave angesprochen wird. Wird die verlängerte Verzögerungszeit der Slaveantwort des betreffenden Slaves im Master

2

und in der Auswerteeinheit registriert, so ist das ein Nachweis dafür, daß die Schaltungslogik des Schnittstellenbausteins des betreffenden Slaves korrekt arbeitet.

- Neben diesen systembedingten Fehlern gibt es aber auch durch Störimpulse verursachte unsichere Systemzustände, die nach Möglichkeit zu vermeiden sind.
- Daher liegt der Erfindung die Aufgabe zugrunde, bei einem Bussystem der oben genannten Art die Sicherheit der Daten- übertragung gegenüber Störungen übertragener Signale auf einfache Weise zu erhöhen.
- Die Aufgabe wird dadurch gelöst, daß an die Busleitung zwischen dem Master und dem Repeater eine Überwachungseinheit
 angeschlossen ist, die die Reaktionszeiten zwischen dem Aussenden eines Masteraufrufs und dem Empfang einer Slaveantwort
 für die Slaves erfaßt und auswertet.
- Vorteilhafte Weiterbildungen der Erfindung sind den Unteransprüchen zu entnehmen.

Ein Ausführungsbeispiel der Erfindung wird im folgenden anhand einer Zeichnung näher erläutert. Es zeigen:

25

- FIG 1 ein erfindungsgemäßes Bussystem mit Überwachungseinheit,
- FIG 2 die zum Datenaustausch verwendete Telegrammabfolge,
- FIG 3 ein durch Störimpulse verfälschtes Mastertelegramm und
- FIG 4 ein Diagramm mit der Wahrscheinlichkeit einer bestimmten Anzahl von Störimpulsen in Abhängigkeit von der Impulsfehlerwahrscheinlichkeit.
- FIG 1 zeigt das erfindungsgemäße Bussystem, bei dem das an sich bekannte Master-Slave-Prinzip verwendet wird. Das Bussystem umfaßt einen Master Ma, der über eine Busleitung 1 mit

3

mehreren Teilnehmern bzw. Slaves Sl verbunden ist, wobei, wie im vorliegenden Fall, bei größeren Übertragungslängen ein Repeater 2 zwischengeschaltet sein kann. An die Busleitung 1 ist vorzugsweise in unmittelbarer Nähe des Masters Ma eine Überwachungseinheit Ü angeschlossen, die Störungen der Daten-übertragung zwischen dem Master Ma und den Slaves Sl bzw. Teilnehmern unter Auswertung von Reaktionszeiten erfaßt und meldet.

Die vorliegende Erfindung ist im Zusammenhang mit der Verbesserung der Datenübertragungssicherheit des unter der Bezeichnung Aktuator-Sensor-Interface bekannten Bussystems entstanden, obwohl sie für andere Bussysteme mit ähnlichem Verhalten ebenso geeignet ist. Zum Verständnis der Erfindung wird zunächst im folgenden die Problematik beim Aktuator-Sensor-Interface erläutert.

Durch elektromagnetische und leitungsgebundene Störungen kann die Kommunikation des Aktuator-Sensor-Interfaces trotz umfangreicher Fehlererkennungsmechanismen derart gestört wer-20 den, daß ein vom Master Ma angesprochener Slave Sl bzw. Teilnehmer ein den Regeln des Aktuator-Sensor-Interfaces entsprechendes und damit gültiges, aber logisch verfälschtes Mastertelegramm M dekodiert und hierauf falsch reagiert. Zum Beispiel könnte ein Steuerbefehl derart mißverstanden werden, 25 daß der Slave Sl einen Befehl zum Setzen von Ausgängen dekodiert. Die Wahrscheinlichkeit, mit der ein solcher für die Anlagensicherheit kritischer Fall eintritt, wird als Restfehlerwahrscheinlichkeit bezeichnet. Diese Restfehlerwahrscheinlichkeit ist von der Möglichkeit der Störbeeinflussung des 30 Datenaustauschs zwischen dem Master Ma und den Slaves Sl abhängig. Der Datenaustausch zwischen Master Ma und Slave Sl als Nachricht besteht aus einem Masteraufruf M, gefolgt von einer Masterpause MP, und einer Slaveantwort S, gefolgt von einer Slavepause SP (siehe FIG 2). 35

4

Beim Aktuator-Sensor-Interface sind die Übertragungswege und damit die Übertragungszeiten der Telegramme vernachlässigbar kurz, so daß im ungestörten Fall das vom Master Ma abgesandte Mastertelegramm M mit vernachlässigbarer Verzögerung beim Slave Sl erscheint, der daraufhin nach einer Masterpause MP seine Slaveantwort S sendet, die wiederum mit vernachlässigbarer Verzögerung beim Master Ma erscheint. Der Master Ma sendet daraufhin nach einer Slavepause SP sein nächstes Mastertelegramm M, um einen anderen Slave Sl anzusprechen. Da die Telegramme aus stets gleicher Anzahl von Impulsen kon-10 stanter Impulszeit gleich 3 µs aufgebaut sind, ergibt sich für alle Teilnehmer S1 dieselbe Reaktionszeit vom Beginn eines Mastertelegramms M bis zum Beginn der Slaveantwort S. Bei ausgedehnten Bussystemen oder bei zwischengeschalteten Repeatern 2 kann die Übertragungszeit nicht mehr vernachläs-15 sigt werden. Sie beeinflußt die Reaktionszeit wie beispielsweise in FIG 2 dargestellt. Es ergeben sich Verzögerungszeiten, so daß das zum Zeitpunkt to vom Master Ma abgesandte Mastertelegramm M erst im Zeitpunkt t1 beim Slave Sl auftritt und dessen zum Zeitpunkt t2 abgesandte Slaveantwort S erst 20 zum Zeitpunkt t3 beim Master Ma eintrifft. Eine in der Nähe des Masters Ma an der Busleitung 1 installierte Überwachungseinheit Ü würde die Telegramme mit vernachlässigbarer Verzögerung mit dem Master Ma erfassen. Der Empfänger Sl besitzt allerdings keine apriori Information über den genauen 25 Zeitpunkt des Beginns einer Nachricht. Er erkennt den Beginn der Nachricht an einem ersten negativen Impuls nach einer Kommunikationspause auf der Busleitung 1.

In FIG 3 ist im oberen Teil ein vom Master Ma gesendetes Mastertelegramm M dargestellt, dem eine Slavepause SP vorangeht und eine Masterpause MP folgt. Im unteren Teil der FIG 3 ist das vom Slave Sl empfangene Mastertelegramm M dargestellt. Das Mastertelegramm M ist generell aus folgenden Bits aufgebaut:

5

Startbit ST: markiert den Beginn eines Masteraufrufs

= 0: gültiges Startbit

= 1: nicht erlaubt

Steuerbit SB: kennzeichnet den Daten/Parameter/Adreß-

5 aufruf bzw. Kommandoaufruf

Adresse A0...A4: Adresse des aufgerufenen Slaves (5 Bit)

Information IO...I4: fünf Informationsbits

Paritätsbit PB: Paritätsbit, die Summe aller "1" im

Masteraufruf muß gerade sein.

10 Endebit EB: markiert das Ende des Masteraufrufs

= 0: nicht erlaubt
= 1: gültiges Endebit

Unter den Bits des Masteraufrufs M sind in FIG 3 die Abbil-15 dung in Impulse und das daraus abgeleitete über die Busleitung übertragene Signal dargestellt.

Das Mastertelegramm M ist gemäß FIG 3 nach folgenden Regeln zur Fehlererkennung aufgebaut:

Startbitfehler:

20

30

Das erste Bit ist eine "Null" bzw. der

erste Impuls muß negativ sein, vorher darf zwei Impulszeiten kein Impuls

übertragen werden,

25 Alternierungsfehler:

Aufeinanderfolgende Impulse müssen unterschiedliche Polarität haben,

Pausenfehler:

Die Pausenzeit darf nicht größer als eine Impulszeit (= 3 µs) sein bzw. es dürfen keine zwei Pausen aufeinander

folgen,

Informationsfehler:

In der zweiten Bithalbzeit muß ein aktiver Impuls (positiv oder negativ)

vorhanden sein,

Paritätsfehler:

Die Parität aller Bits bis einschließ-

35

lich Paritätsbit muß gerade sein,

Endebitfehler:

Das Endebit ist 1 bzw. der letzte Im-

puls hat positive Polarität und

6

Aufruflängenfehler: Nach dem letzten Impuls darf für eine Bitzeit im synchronen Modus oder drei Bitzeiten im asynchronen Modus kein Impuls erkannt werden.

5

10

15

Durch elektromagnetische und leitungsgebundene Störungen kann das Mastertelegramm M derart verfälscht werden, daß vor Beginn des eigentlichen Mastertelegramms M zwei Impulse verändert und hierdurch die Slavepause SP der vorangehenden Slaveantwort S verkürzt wird und am Ende des Mastertelegramms M ein Impuls gelöscht wird und somit eine valides Mastertelegramm M erzeugt wird. Die beiden Störimpulse treten im Signalverlauf für das Startbit ST und das Steuerbit SB auf. Die veränderten Impulse sind durch Pfeil 3 gekennzeichnet. Dieser Fehler kann während des meist vorhandenen synchronen Slavemodus, der nur eine Masterpause bis zu einer Bitzeit überwacht, sowie bei Verwendung von Repeatern im Bussystem, welche die Slavepause SP der vorangehenden Slaves Sl verlängern, auftreten.

20

Wegen der zeitlichen Verlagerung des Telegramms, die fast ausnahmslos vier Impulszeiten bzw. 12 µs beträgt, wird dieser Fehler als Rahmenfehler bezeichnet.

- Aufgrund dieser Impuls- oder Bitfehlerwahrscheinlichkeit als Maß für die Störbeeinflussung des Aktuator-Sensor-Interface ergibt sich trotz der erwähnten Fehlererkennungsregeln eine Restfehlerwahrscheinlichkeit.
- 30 Sind vier oder noch mehr Impulse gestört, kann das Mastertelegramm auch ohne zeitliche Verschiebung unerkannt gestört werden.

Durch statistische Methoden ist nachweisbar, daß die Verfäl-35 schung von drei Impulsen bei Impulsfehlerwahrscheinlichkeiten im für die Übertragungstechnik des Aktuator-Sensor-Interface mit ungeschirmter Leitung zutreffenden Bereich bis ca. 10⁻²

7

deutlich wahrscheinlicher als die Verfälschung von vier oder sogar noch mehr Impulsen.

FIG 4 ist zu entnehmen, daß durch Vermeidung von Rahmenfehlern und damit Fehlern, an denen nur drei gestörte Impulse beteiligt sind, eine deutliche Reduzierung der Wahrscheinlichkeit P_K erreicht werden kann. In FIG 4 ist die Wahrscheinlichkeit P_K für die Fälle angegeben, daß k von 28 Impulsen entsprechend dem Mastertelegramm M gestört sind, wobei diese von der Impulsfehlerwahrscheinlichkeit P_I abhängt.

5

10

15

Zur Vermeidung solcher Rahmenfehler dient die vorzugsweise in räumlicher Nähe zum Master Ma an die Busleitung 1 angeschlossene Überwachungseinheit Ü, die der Reaktionszeit zwischen Absendung des Mastertelegramms M und der resultierenden Slaveantwort S überwacht.

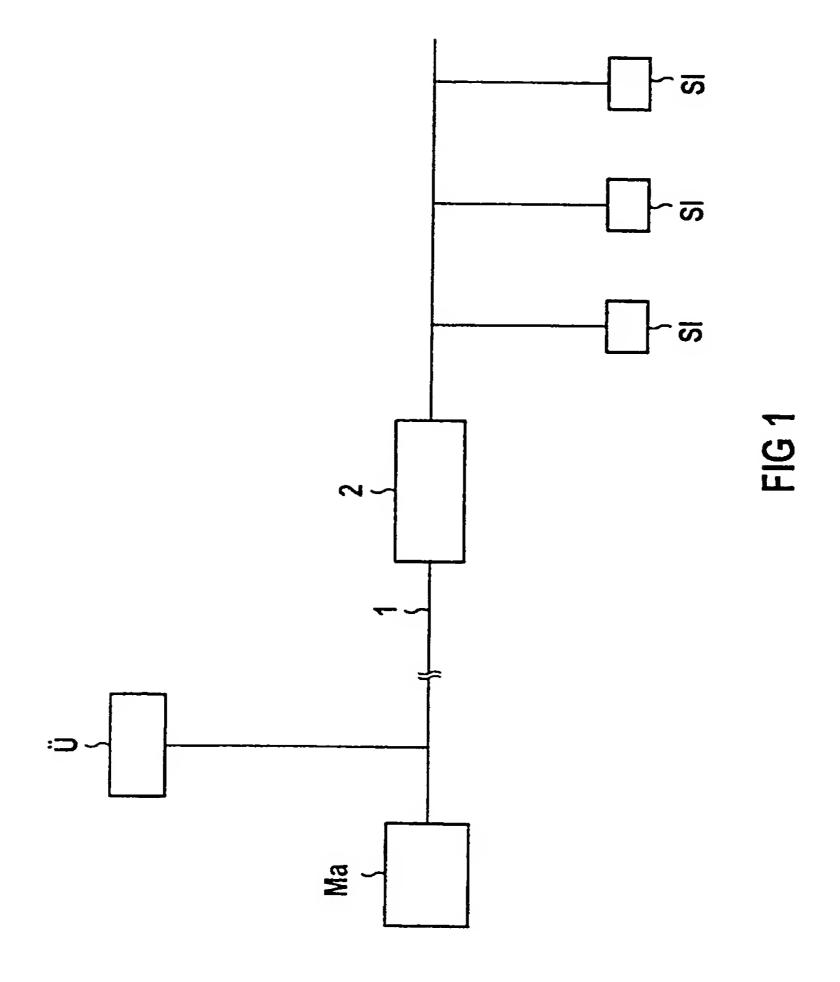
Wegen des erwähnten determinierten Zeitverhaltens in der Datenkommunikation des Aktuator-Sensor-Interface wird im Normalfall, wenn keine Störung des Telegramms auftritt, die 20 Reaktionszeit des Slaves Sl konstant sein bzw. mit wenigen Mikrosekunden um einen bestimmten Mittelwert schwanken. Die mittlere Reaktionszeit wird je nach Aktuator-Sensor-Interface-Topologie sowie Zeitverhalten des jeweiligen unterschiedlich sein, so daß für jeden Slave eine eigene mittlere 25 Reaktionszeit vorliegt. Führt eine Störung zu einem Rahmenfehler, dann erfolgt die Slaveantwort ca. 12 Mikrosekunden früher als üblich, d.h. deutlich außerhalb des sonst üblichen Streubandes. Die Erkennung eines Rahmenfehlers erfolgt in der Überwachungseinheit Ü durch die Detektion des Unterschreitens 30 eines bestimmten Schwellwerts.

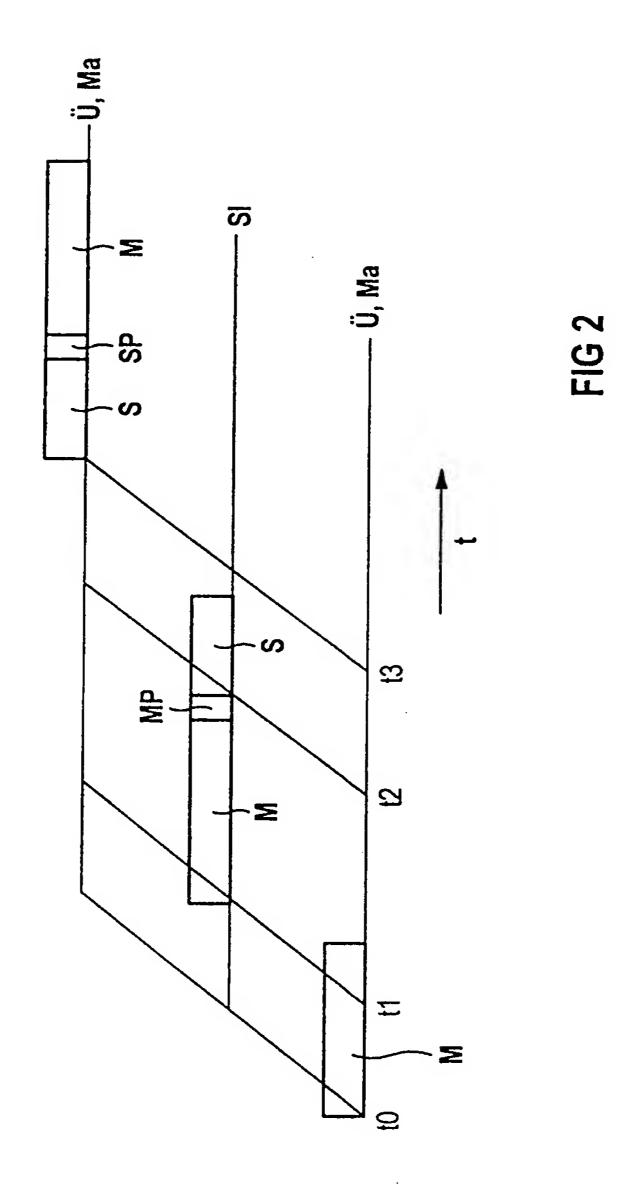
Die Zeitfensterüberwachung wird entweder direkt im Master Ma implementiert oder, wie oben erwähnt, in einer zusätzlichen 35 Überwachungseinheit Ü, die räumlich nah am Master Ma an der Busleitung 1 implementiert ist.

8

Patentansprüche

- 1. Bussystem mit einem Master (Ma) und mehreren Slaves (S1), die durch eine Busleitung (1) miteinander verbunden sind, wobei zwischen dem Master (Ma) und den Slaves (S1) mindestens ein Repeater (2) zwischengeschaltet ist und der Datenaustausch zwischen dem Master (Ma) und den Slaves (S1) als Nachricht aus einem Masteraufruf (M), gefolgt von einer Masterpause (MP), und einer Slaveantwort (S), gefolgt von einer Slavepause (SP) besteht, wobei die Mastertelegramme (M) nach 10 vorbestimmten Regeln aufgebaut sind, an denen die Slaves (Sl) einen gültigen Masteraufruf (M) erkennen, dadurch kennzeichnet, daß an die Busleitung (1) zwischen dem Master (Ma) und dem Repeater (2) eine Überwachungseinheit (Ü) angeschlossen ist, die zur Überwachung der Sicherheit des 15 Datenaustauschs, d.h. dem Erkennen von infolge elektromagnetischer oder leitungsgebundener Störimpulse verfälschten Masteraufrufen (M) dient, wozu die Überwachungseinheit (Ü) die Reaktionszeiten zwischen dem Aussenden eines fehlerfreien Masteraufrufs (M) und dem Empfang einer Slaveantwort (S) für 20 die Slaves (Sl) erfaßt und auswertet.
- Bussystem nach Anspruch 1, dadurch gekennzeichnet, daß die Überwachungseinheit (Ü) räumlich nah
 am Master (Ma) an die Busleitung (1) implementiert ist.
 - 3. Bussystem nach Anspruch 1 oder 2, dadurch ge-kennzeichnet, daß die Auswertung eine Mittelwertbildung aus den Reaktionszeiten für jeden Slaves (Sl) sowie die Ermittlung der Abweichung einer Reaktionszeit eines Slaves (Sl) vom Mittelwert umfaßt und ein Unter-bzw. Überschreiten eines Schwellwertes der Abweichung meldet.
- 4. Bussystem nach einem der vorangehenden Ansprüche, da35 durch gekennzeichnet, daß in der Überwachungseinheit (Ü) für jeden Slave (Sl) eine Reaktionszeit als
 Schwellwert abgespeichert ist.





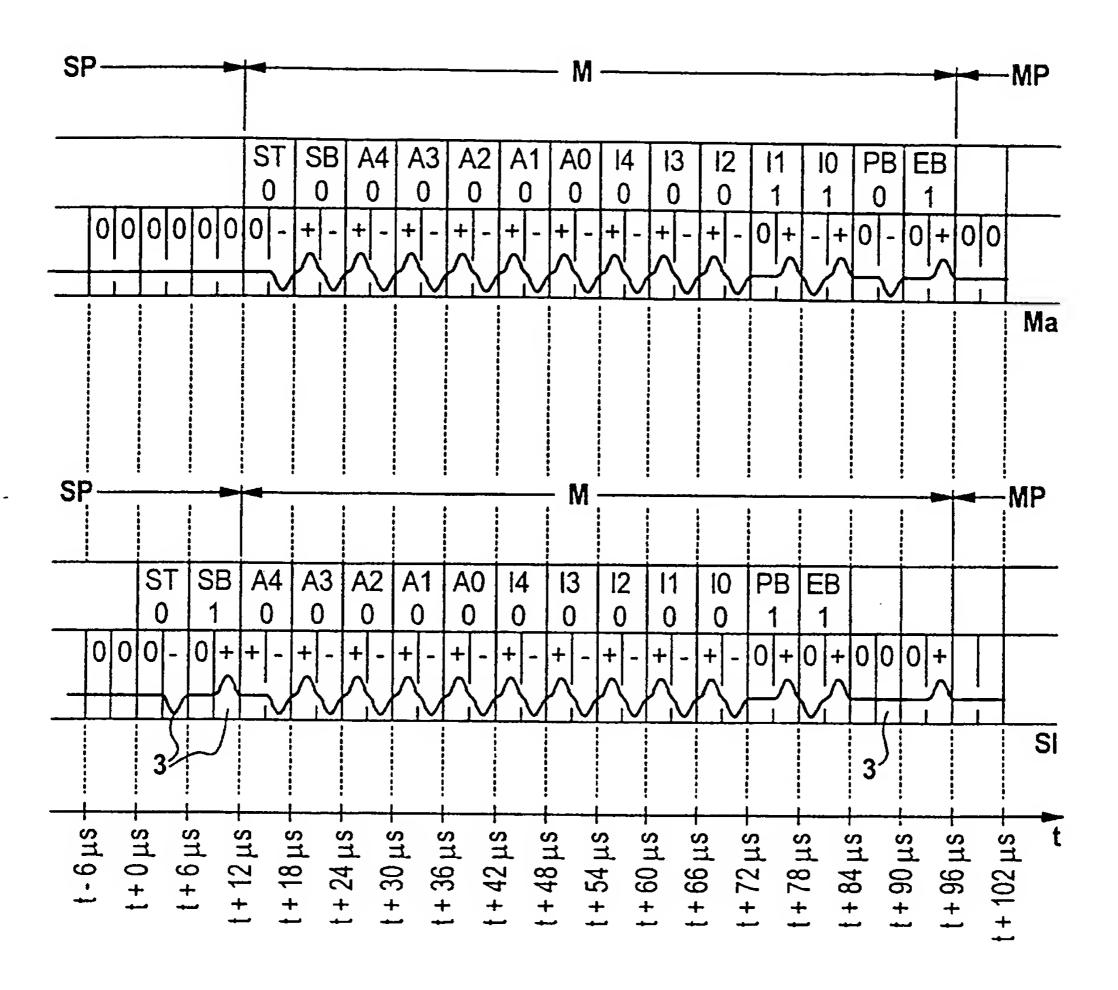


FIG 3

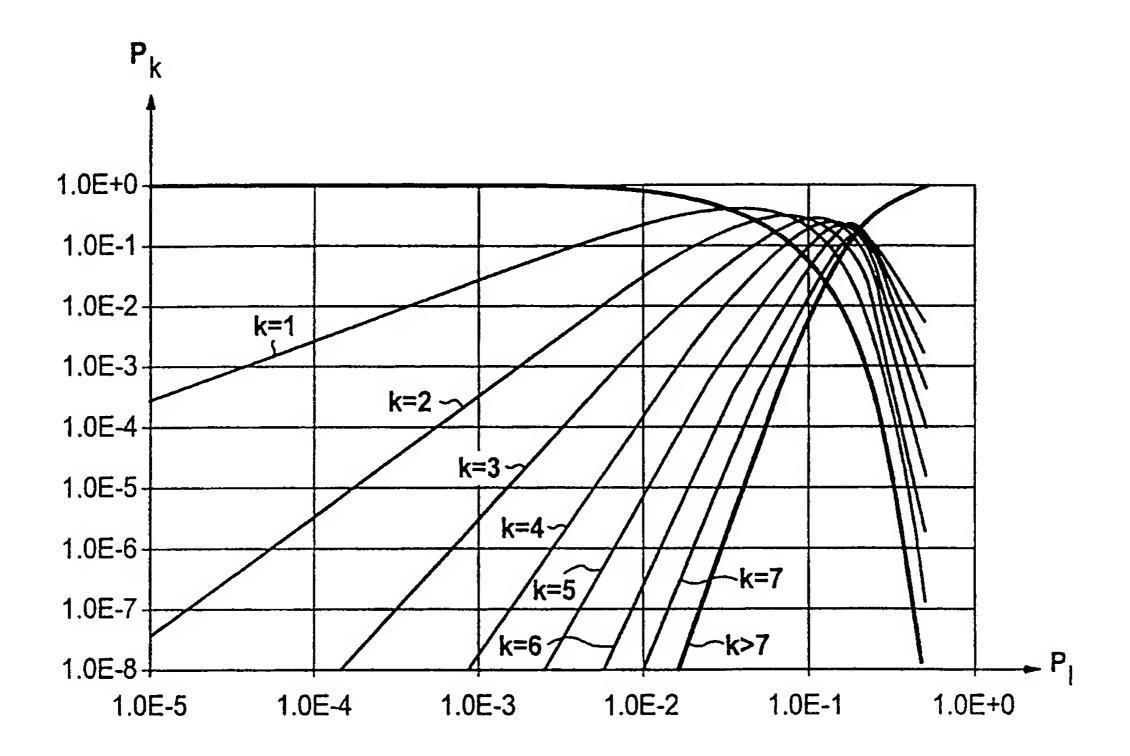


FIG 4

INTERNATIONAL SEARCH REPORT

h intional Application No PCT/DE 00/00432

ÎPC 7	G06F11/34 G06F13/42		
According to	o International Patent Classification (IPC) or to both national classifica	ation and IPC	
	SEARCHED		
Minimum do IPC 7	cumentation searched (classification system followed by classification $G06F$	on symbols)	
	tion searched other than minimum documentation to the extent that search educated that search educated during the international search (name of data base)		
1	ternal, PAJ, WPI Data, IBM-TDB	oo ara, who o practical, obelon to mo cocc	
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the rel	evant paseages	Relevant to claim No.
Y	PATENT ABSTRACTS OF JAPAN vol. 1997, no. 01, 31 January 1997 (1997-01-31) & JP 08 237292 A (NEC ENG LTD), 13 September 1996 (1996-09-13) abstract		1,2
Y	DE 198 15 150 A (LEUZE ELECTRONIC CO) 22 October 1998 (1998-10-22) cited in the application page 2, column 15, line 17; figure column 2, line 38 - line 60 column 5, line 7 - line 10		1,2
X Furt	her documents are listed in the continuation of box C.	X Patent family members are listed	l in annex.
• Special ca	ategories of cited documents :	T later document published after the into or priority date and not in conflict with	emational filing date
consk	ent defining the general state of the art which is not dered to be of particular relevance document but published on or after the international date	cited to understand the principle or the invention "X" document of particular relevance; the cannot be considered novel or cannot	eory underlying the claimed invention
which citatio	ent which may throw doubts on priority claim(e) or is cited to establish the publication date of another on or other special reason (as specified) nent referring to an oral disclosure, use, exhibition or means	"Y" document of particular relevance; the cannot be considered to involve an indocument is combined with one or ments, such combination being obvious.	ocument is taken alone claimed invention eventive step when the ore other such docu-
"P" docum	ent published prior to the international filing date but than the priority date claimed	In the art. *&* document member of the same patent	
Date of the	actual completion of the international search	Date of mailing of the international se	earch report
1	1 July 2000	19/07/2000	
Name and	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo ni, Fax: (+31-70) 340-3016	Authorized officer Henneman, P	

INTERNATIONAL SEARCH REPORT

Ir. ational Application No
PCT/DE 00/00432

	C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT			
ategory *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.		
A	"MEASURING DATA TERMINAL RESPONSE TIME" IBM TECHNICAL DISCLOSURE BULLETIN, US, IBM CORP. NEW YORK, vol. 27, no. 10B, 1 March 1985 (1985-03-01), pages 5934-5936, XP000714831 ISSN: 0018-8689 the whole document	1-4		
A	EP 0 283 106 A (MITSUBISHI ELECTRIC CORP) 21 September 1988 (1988-09-21) column 3, line 44 -column 4, line 2	1-4		
		·		

INTERNATIONAL SEARCH REPORT

information on patent family members

trs. (donal Application No PCT/DE 00/00432

Patent document cited in search report	1	Publication date	Patent family member(s)	Publication date
JP 08237292	A	13-09-1996	NONE	
DE 19815150	A	22-10-1998	NONE	
EP 0283106	A	21-09-1988	JP 1939430 C JP 6068799 B JP 63213099 A US 4860001 A	09-06-1995 31-08-1994 05-09-1988 22-08-1989

INTERNATIONALER RECHERCHENBERICHT

in attonates Aktenzeichen PCT/DE 00/00432

A. KLASSIF IPK 7	FIZIERUNG DES ANMELDUNGSGEGENSTANDES G06F11/34 G06F13/42		
	ernationalen Patentklassifikation (IPK) oder nach der nationalen Klass	sifikation und der IPK	
	CHIERTE GEBIETE ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbol	a)	
IPK 7	G06F	. ,	
Recherchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, sow	veit diese unter die recherchierten Gebiete	fallen
	r internationalen Recherche konsultierte elektronische Datenbank (Na	ame der Datenbank und svil. verwendste t	Suchbegnite)
EPU-In1	ternal, PAJ, WPI Data, IBM-TDB		
	*		
C ALSWE	SENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe	der in Betracht kommenden Telle	Betr. Anspruch Nr.
Υ	PATENT ABSTRACTS OF JAPAN		1,2
	vol. 1997, no. 01, 31. Januar 1997 (1997-01-31)		
	& JP 08 237292 A (NEC ENG LTD),		
	13. September 1996 (1996-09-13) Zusammenfassung		
			1.0
Į Y	DE 198 15 150 A (LEUZE ELECTRONIC CO) 22. Oktober 1998 (1998-10-22)		1,2
	in der Anmeldung erwähnt		
	Seite 2, Spalte 15, Zeile 17; Abb Spalte 2, Zeile 38 - Zeile 60	ildung l	
	Spalte 5, Zeile 7 - Zeile 10		
		/	
		,	
	tere Veröffentlichungen sind der Fortsetzung von Feld C zu ehmen	X Siehe Anhang Patentfamilie	
	e Kategorien von angegebenen Veröffentlichungen : ntlichung, die den allgemeinen Stand der Technik definiert,	"T" Spätere Veröffentlichung, die nach den oder dem Prioritätsdatum veröffentlich	it worden liet und mit der
abern	Dokument, das jedoch erst am oder nach dem internationalen	Anmeidung nicht kollidiert, sondern nu Erfindung zugrundeliegenden Prinzips	ir zum Verständnis des der i oder der ihr zugrundellegenden
Anmel		Theorie angegeben ist "X" Veröffentlichung von besonderer Bedekann allein aufgrund dieser Veröffentli	chung nicht als neu oder auf
anden	ten zu tassen, oder durch die das Veröffentlichungsdatum einer en im Recherchenbericht genannten Veröffentlichung belegt werden	erfindertscher Tättigkeit beruhend betra "Y" Veröffentlichung von besonderer Bede	schtet werden utung; die beanspruchte Erfindung
anage anage	ier die aus einem anderen beschoeren Grund angegeben ist (wie führt)	kann nicht als auf erfinderischer Tätigi werden, wenn die Veröffentlichung mit	keit beruhend betrachtet t einer oder mehreren anderen
eine B	intlichung, die sich auf eine mündliche Offenbarung, lenutzung, eine Ausstellung oder andere Maßnahmen bezieht intlichung, die vor dem internationalen Anmeldedatum, aber nach	Veröffentlichungen dieser Kategorie in diese Verbindung für einen Fachmann	n naheliegend ist
dem b	eanspruchten Prioritätsdatum veröffentlicht worden ist Abschlusses der internationalen Recherche	*& Veröffentlichung, die Mitglied dereelbei Abeendedatum des Internationalen Re	
1	1. Juli 2000	19/07/2000	
Name und I	Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentisan 2	Bevollmächtigter Bediensteter	
	NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,	Henneman, P	
	Fax: (+31-70) 340-3016	Hemenan, I	

INTERNATIONALER RECHERCHENBERICHT

Ir. attonates Aktenzeichen
PCT/DE 00/00432

C (Fortreta	ung) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*		nenden Teile	Betr. Anspruch Nr.
A	"MEASURING DATA TERMINAL RESPONSE TIME" IBM TECHNICAL DISCLOSURE BULLETIN, US, IBM CORP. NEW YORK, Bd. 27, Nr. 10B, 1. März 1985 (1985-03-01), Seiten 5934-5936, XP000714831 ISSN: 0018-8689 das ganze Dokument		1-4
A	EP 0 283 106 A (MITSUBISHI ELECTRIC CORP) 21. September 1988 (1988-09-21) Spalte 3, Zeile 44 -Spalte 4, Zeile 2		1-4
		-	
	_		

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur seiben Patentfamilie gehören

In .ionales Aktenzeichen
PCT/DE 00/00432

Im Recherchenbericht angeführtes Patentdokumen	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
JP 08237292	A 13-09-1996	KEINE	
DE 19815150	A 22-10-1998	KEINE	که در برخو چه درخو در
EP 0283106	A 21-09-1988	JP 1939430 C JP 6068799 B JP 63213099 A US 4860001 A	09-06-1995 31-08-1994 05-09-1988 22-08-1989